

АННОТАЦИЯ ПРОГРАММЫ ДИСЦИПЛИНЫ

Б1.О.24 Архитектура ЭВМ

Направление подготовки – 09.03.03 Прикладная информатика

Профиль подготовки – Прикладная информатика в экономике

Квалификация выпускника – бакалавр

1. Цели освоения дисциплины

Целями освоения дисциплины «Архитектура ЭВМ» являются формирование у студентов понимания принципов работы основных компонентов архитектуры ЭВМ, принципы построения и структурную организацию аппаратных и программных средств ЭВМ, взаимосвязь этих средств и описание функционирования на ассемблерном уровне, архитектуру основных типов современных вычислительных машин, методы управления вычислительными процессами.

2. Место дисциплины в структуре ОПОП бакалавриата

Дисциплина «Архитектура ЭВМ» относится к обязательной части ОПОП (Б 1).

Уровень знаний, умений и готовностей обучающегося, необходимый при освоении данной дисциплины, соответствует когнитивной и инструментальной базе, сформированной школьной программой. Изучение дисциплины базируется на знаниях, умениях и готовностях, полученных студентами в школьном курсе «Информатика»

Для успешного усвоения дисциплины «Архитектура ЭВМ» к «входным» знаниям, умениям и готовностям обучающегося предъявляются следующие требования: студенты должны уметь использовать аппаратные и программные средства компьютера (пакеты прикладных программ при решении экономических задач, работать в качестве пользователя персонального компьютера в различных режимах и с различными программными средствами. Компетенции, приобретенные в ходе изучения дисциплины, могут быть использованы при освоении дисциплины Б1.8.05 «Вычислительные системы и сети», при последующем прохождении производственной и преддипломной практик и выполнении выпускной бакалаврской работы.

3. Результаты освоения дисциплины «Архитектура ЭВМ»

Процесс изучения дисциплины направлен на формирование элементов следующих компетенций в соответствии с ФГОС ВО по данному направлению:

Коды компетенции	Наименование компетенции	Индикатор достижения компетенции	В результате освоения дисциплины обучающийся должен:
ОПК-5.	Способен установить программное и аппаратное обеспечение для информационных и автоматизированных систем	ОПК-5.1. Рассматривает способы подключения, установки и проверки программно-аппаратных средств для информационных и автоматизированных систем	Знать: архитектуру, принципы построения ЭВМ. Уметь: использовать аппаратные и программные средства компьютера (пакеты прикладных программ (ППП)) при решении экономических задач. Владеть: навыками

			анализа информационных процессов в информационных системах.
		ОПК-5.2. Применяет методы установки системного и прикладного программного обеспечения для информационных и автоматизированных систем	Знать: назначение аппаратного и программного обеспечения компьютера. Уметь: работать в качестве пользователя персонального компьютера (ПК) в различных режимах. Владеть: современные коммуникационные технологии на русском и иностранном языках.
		ОПК-5.3. Выполняет подключение, установку и проверку программно-аппаратных средств информационных и автоматизированных систем	Знать: состав, назначение аппаратного обеспечения компьютера, особенности его функционирования.. Уметь: работать с различными программными средствами. Владеть: методами проектирования, внедрения и организации эксплуатации ИС.

4. Структура и содержание дисциплины «Архитектура ЭВМ»

4.1. Структура дисциплины (модуля)

Общая трудоемкость дисциплины составляет 5 зачетных единицы, 180 часов.

№ п/п	Наименование разделов и тем дисциплины (модуля)	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)								Формы текущего контроля успеваемости (по неделям семестра) Форма промежуточной аттестации (по семестрам)							
			Контактная работа				Самостоятельная работа				Собеседование	Коллоквиум	Проверка контрол. работ	Проверка рефератов	Проверка эссе и иных творческих работ	курсовая работа (проект)	др.	
			Всего	Лекция	Лабораторные занятия	Др. виды контакт. работы	Всего	Подготовка к аудиторным занятиям	Контроль	Курсовая работа								Подготовка к экзамену
1	Раздел 1. Введение. Основы построения ЭВМ. Архитектура систем ввода-вывода ПК.	5	3	1	2		20	20										
2	Раздел 2. Основные режимы ввода-вывода. Структуры систем ввода-вывода.	5	6	2	4		25	25										
3	Раздел 3. Организация ввода-вывода. Функции интерфейса.	5	6	2	4		25	25										
4	Раздел 4. Тенденции развития архитектур ЭВМ. Интерфейсы нового поколения	5	3	1	2		20	20										
	<i>Подготовка к экзамену</i>										20							
	<i>Др. виды контактной работы</i>		4.7			1,2												

	Общая трудоемкость, в часах		21,2	6	14	1,2	149,8	90	9	29,8	20	Промежуточная аттестация	
												Форма	Семестр
												Зачет	
												Экзамен	5

