

**Учебный план
по программе повышения квалификации
«Разработка цифровых устройств на основе ПЛИС»**

№	Наименование учебных моделей	ОТ, час	Аудиторные/дистанционные занятия, час		СРС, час
			Лк	ПЗ	
1	Изучение архитектуры ПЛИС	4	2	2	0
2	Программирование ПЛИС фирмы Xilinx с применением языка описания схем	24	2	10	12
3	Программирование ПЛИС фирмы Altera с применением языка описания схем	32	2	14	16
4	Проектирование систем на ПЛИС с применением процессорных блоков	12	2	6	4
Итого		72	8	32	32
Итоговая аттестация					