

АННОТАЦИЯ ПРОГРАММЫ ДИСЦИПЛИНЫ

Б1.1.16 Архитектура ЭВМ

Направление подготовки – 09.03.03 Прикладная информатика

Профиль подготовки – Прикладная информатика в экономике

Квалификация выпускника – бакалавр

1. Цели освоения дисциплины

Целями освоения дисциплины «Архитектура ЭВМ» являются формирование у студентов понимания принципов работы основных компонентов архитектуры ЭВМ, принципы построения и структурную организацию аппаратных и программных средств ЭВМ, взаимосвязь этих средств и описание функционирования на ассемблерном уровне, архитектуру основных типов современных вычислительных машин, методы управления вычислительными процессами.

2. Место дисциплины в структуре ОПОП бакалавриата

Дисциплина «Архитектура ЭВМ» относится к базовой части Б1.1 Блока 1 – Дисциплины (модули), шифр дисциплины **Б1.1.16**.

Изучение данной дисциплины базируется на знаниях, умениях и готовностях полученных студентами в предшествующем курсе «Операционные системы»

Данная дисциплина является предшествующей для изучения дисциплины «Программирование в компьютерных сетях», а также для прохождения учебной практики.

3. Компетенции обучающегося, формируемые в результате освоения дисциплины «Архитектура ЭВМ»

Процесс изучения дисциплины направлен на формирование элементов следующих компетенций в соответствии с ФГОС по данному направлению:

Коды компет енции	Наименование компетенции	Структурные элементы компетенции (в результате освоения дисциплины обучающийся должен знать, уметь, владеть)
1	2	3
ПК-11	способность эксплуатировать и сопровождать информационные системы и сервисы.	Знать: архитектуру, принципы построения, состав, назначение аппаратного и программного обеспечения компьютера, особенности их функционирования.
		Уметь: использовать аппаратные и программные средства компьютера (пакеты прикладных программ (ППП)) при решении экономических задач; работать в качестве пользователя персонального компьютера (ПК) в различных режимах и с различными программными средствами.
		Владеть: навыками анализа информационных процессов в информационных системах, оценками показателей качества и эффективности функционирования, методами защиты информации в компьютерных сетях, методами проектирования, внедрения и организации эксплуатации ИС

4. Структура и содержание дисциплины «Архитектура ЭВМ»

Общая трудоемкость дисциплины составляет 4 зачетных единиц, 144 ч.

№ п/п	Наименование разделов и тем дисциплины (модуля)
1.	Раздел 1. Введение. Основы построения ЭВМ. Логические основы ЭВМ, элементы и узлы. Поколения ЭВМ. Архитектура систем ввода-вывода ПК
2.	Раздел 2. <u>Интерфейсы. Основные понятия и определения. Классификация интерфейсов. Структурная организация интерфейсов.</u>
3.	Раздел 3. Сети ЭВМ и их структура Локальные вычислительные сети. Глобальные вычислительные сети.
4.	Раздел 4. Заключение. Тенденции развития архитектур ЭВМ. Интерфейсы нового поколения.